

ΜΑΡΔΥΡΗΣ ΒΑΣΙΛΕΙΟΣ

ΑΤΟΜΙΚΑ ΣΤΟΙΧΕΙΑ

Ημερομηνία γέννησης : 24 Μαΐου 1969
Τόπος γέννησης : Καβάλα
Τηλέφωνο: +302510462183
Φαξ : +302510462322
E-mail: mardiris@teikav.edu.gr
Ξένες γλώσσες: Αγγλικά
Οικογενειακή κατάσταση: Έγγαμος με δύο παιδιά.

I. ΣΠΟΥΔΕΣ – ΤΙΤΛΟΙ

- 1994 : Δίπλωμα Ηλεκτρολόγου Μηχανικού και Μηχανικού Υπολογιστών του Τμήματος Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών του Δημοκριτείου Πανεπιστημίου Θράκης, με βαθμό "Λίαν καλώς" (7,15).
- 2004 : Μεταπτυχιακό Δίπλωμα Ειδίκευσης Μηχανικού του Τμήματος Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών του Δημοκριτείου Πανεπιστημίου Θράκης, με βαθμό "Άριστα" (9,4).

II. ΕΠΙΣΤΗΜΟΝΙΚΕΣ ΕΝΩΣΕΙΣ

- Μέλος του ΤΕΕ από το 1995.
- Μέλος του Πανελληνίου Συλλόγου Διπλωματούχων Μηχανολόγων-Ηλεκτρολόγων Μηχανικών από το 1995.
- Μέλος της ΙΕΕΕ από το 2009.

III. ΔΙΑΚΡΙΣΕΙΣ – ΣΥΛΛΟΓΙΚΗ-ΔΙΟΙΚΗΤΙΚΗ ΔΡΑΣΤΗΡΙΟΤΗΤΑ

A. ΕΚΠΑΙΔΕΥΤΙΚΕΣ – ΕΡΕΥΝΗΤΙΚΕΣ ΔΙΑΚΡΙΣΕΙΣ

- Βραβείο από την Intel και IBM στο διαγωνισμό Low Power Design του IEEE 2000 Mesa Computer Elements Workshop, Arizona, 16-19 Jan. 2000 για το έργο των Soudris D., Zervas N., Perakis M., Mizas X., Mardiris V., Katis K, Dre C., Tzimas A., Metaxakis E., Kalivas G., Theoharis S., Theoharis S., Theodoridis

G., Thanailakis A. and Goutis C. με τίτλο "Designing a Low-Power DCS1800 - GSM/DECT Modulator/Demodulator".

B. ΔΙΟΙΚΗΤΙΚΗ ΔΡΑΣΤΗΡΙΟΤΗΤΑ

- Τεχνικός υπεύθυνος του Κέντρου Διαχείρισης Δικτύου του ΤΕΙ Καβάλας κατά το διάστημα 2006-07.
- Μέλος της Γενικής Συνέλευσης του GUNet το 2006.
- Επιστημονικός υπεύθυνος του έργου "ΕΝΙΣΧΥΣΗ ΣΠΟΥΔΩΝ ΠΛΗΡΟΦΟΡΙΚΗΣ στο Τ.Ε.Ι. Καβάλας" του τμήματος Διαχείρισης Πληροφοριών κατά το διάστημα 2006-08.
- Υπεύθυνος του Κέντρου Στήριξης Επιμόρφωσης (ΚΣΕ) εκπαιδευτικών δευτεροβάθμιας εκπαίδευσης του ΤΕΙ Καβάλας και του Κέντρου Στήριξης Επιμόρφωσης Β' επιπέδου το 2008.

Γ. ΣΥΛΛΟΓΙΚΗ ΔΡΑΣΤΗΡΙΟΤΗΤΑ

- Εκλέκτορας του Συλλόγου Μεταπτυχιακών Φοιτητών του Τμήματος Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών της Πολυτεχνικής Σχολής του Δ.Π.Θ. στις πρυτανικές εκλογές του 1997.
- Μέλος του συλλόγου Ε.Π. του ΤΕΙ Καβάλας από το 2006.
- Μέλος εφορευτικής επιτροπής σε εκλογές προέδρου του ΤΕΙ Καβάλας, διευθυντή σχολής Διοίκησης και Οικονομίας του ΤΕΙ Καβάλας και προϊσταμένου του Τμήματος Διαχείρισης Πληροφοριών του ΤΕΙ Καβάλας.

IV. ΕΠΑΓΓΕΛΜΑΤΙΚΗ ΕΜΠΕΙΡΙΑ

- 1995 - Σήμερα : Συμμετοχή σε πλήθος ερευνητικών προγραμμάτων με αμοιβή, τα οποία παρουσιάζονται αναλυτικά στην ενότητα "Συμμετοχή σε ερευνητικά προγράμματα" του παρόντος υπομνήματος.
- 1997 - 1999 : Εκτέλεση καθηκόντων Συντηρητή Ηλεκτρομηχανολογικών Εγκαταστάσεων και Υποσταθμών Μέσης Τάσης στην 113 Πτέρυγα Μάχης της Πολεμική Αεροπορίας.
- 1999 - 2006 : Συνιδρυτής και συνεργάτης της ULYSSES Ο.Ε., Εταιρείας Εφαρμογών Υψηλής Τεχνολογίας με έδρα την Καβάλα. Στα πλαίσια λειτουργίας της εν λόγω Εταιρείας αναπτύχθηκε πλήθος εξειδικευμένων προγραμματιστικών εφαρμογών. Ενδεικτικά αναφέρονται, η επιμελητηριακή λογισμική εφαρμογή "ΠΗΝΕΛΟΠΗ" (Επιμελητήριο Καβάλας), η προγραμματιστική εφαρμογή υπολογισμού υπηρεσιών φαρμακείων "ΑΤΛΑΣ" (Φαρμακευτικός Σύλλογος Ξάνθης), η προγραμματιστική εφαρμογή διαχείρισης Αγορών-Πωλήσεων-Πελατών-Αποθήκης (Εταιρία προμήθειας-συντήρησης ιατρικών μηχανημάτων MEDEQ στην Καβάλα). Έχουν σχεδιαστεί και αναπτυχθεί ιστοσελίδες, έχουν υλοποιηθεί μελέτες και κατασκευές ηλεκτρολογικών και δικτυακών εγκαταστάσεων (Αίθουσα Υπολογιστών του Τμήματος Μηχανικών και Μηχανικών Υπολογιστών του Δ.Π.Θ., Αίθουσα EUROCENTER του Επιμελητηρίου Καβάλας, Εγκαταστάσεις Δημοτικής Αναπτυξιακής Εταιρείας του Δήμου Καβάλας, Γραφεία Διευρυμένης Νομαρχιακής

Αυτοδιοίκησης Δράμας-Καβάλας-Ξάνθης κ.α.) και έχουν παρασχεθεί υπηρεσίες τεχνικής υποστήριξης – συντήρησης Η/Υ.

- 1999 – Σήμερα : Πιστοποιητής (Μηχανικός) Υλοποίησης Προγραμμάτων της Ευρωπαϊκής Ένωσης για λογαριασμό του φορέα διαχείρισης έργων στήριξης Μικρομεσαίων Επιχειρήσεων ΔΕΣΜ-ΟΣ, στην περιοχή της περιφέρειας Αν. Μακεδονίας και Θράκης.
- 1999 – 2000 : Μερική απασχόληση ως υπεύθυνος μηχανοργάνωσης του Κέντρου Τηλεργασίας και κατάρτισης των τηλεργαζομένων στην Καβάλα στα πλαίσια του προγράμματος "Τηλεργασία" που αφορούσε τη δημιουργία και λειτουργία Κέντρου Τηλεργασίας στην Καβάλα.
- 1999 – 2000 : Πλήρης απασχόληση στο Κέντρο Διαχείρισης Δικτύου του ΤΕΙ Καβάλας με αντικείμενο "Μηχανικού Τεχνικού Δικτύου Υπολογιστών".
- 2000 : Πλήρης απασχόληση στο Κέντρο Διαχείρισης Δικτύου του ΤΕΙ Καβάλας με αντικείμενο "Μηχανικού Δικτύου Υπολογιστών και Βάσεων Δεδομένων".
- 2000 - 2005: Πλήρης απασχόληση στο Κέντρο Διαχείρισης Δικτύου του ΤΕΙ Καβάλας με αντικείμενο "Μηχανικού Δικτύου Υπολογιστών και Μηχανικού Ανάπτυξης-Διαχείρισης Πληροφοριακών Συστημάτων".
- 2006 – Σήμερα : Καθηγητής Εφαρμογών του Τμήματος Διαχείρισης Πληροφοριών του ΤΕΙ Καβάλας.

V. ΕΚΠΑΙΔΕΥΤΙΚΗ ΕΜΠΕΙΡΙΑ

A. ΑΥΤΟΔΥΝΑΜΗ ΔΙΔΑΣΚΑΛΙΑ ΠΡΟΠΤΥΧΙΑΚΩΝ ΜΑΘΗΜΑΤΩΝ

- 2003 - Σήμερα : Διαχείριση Πληροφοριών στο Διαδίκτυο, που διδάσκεται στο Ε εξάμηνο του προγράμματος σπουδών του Τμήματος Διαχείρισης Πληροφοριών του ΤΕΙ Καβάλας.
- 2003 - Σήμερα : Διαχείριση Βάσεων Δεδομένων στο Διαδίκτυο, που διδάσκεται στο ΣΤ εξάμηνο του προγράμματος σπουδών του Τμήματος Διαχείρισης Πληροφοριών του ΤΕΙ Καβάλας.
- 2006 - Σήμερα : Επικοινωνίες Δεδομένων – Δίκτυα Η/Υ, που διδάσκεται στο Γ εξάμηνο του προγράμματος σπουδών του Τμήματος Διαχείρισης Πληροφοριών του ΤΕΙ Καβάλας.

B. ΔΙΔΑΣΚΑΛΙΑ ΦΡΟΝΤΙΣΤΗΡΙΑΚΩΝ ΚΑΙ ΕΡΓΑΣΤΗΡΙΑΚΩΝ ΑΣΚΗΣΕΩΝ

- 1998 - 1999 : Συστήματα VLSI I, που διδάσκεται στο 8ο εξάμηνο του προγράμματος σπουδών του Τμήματος Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών της Πολυτεχνικής Σχολής του Δ.Π.Θ.,
Φροντιστηριακές και Εργαστηριακές ασκήσεις.
- 1998 - 1999 : Συστήματα CAD/CAM/CAE που διδάσκεται στο 8ο εξάμηνο του προγράμματος σπουδών του Τμήματος Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών της Πολυτεχνικής Σχολής του Δ.Π.Θ.,
Φροντιστηριακές και Εργαστηριακές ασκήσεις.

- 1999 - 2000 : Εργαλεία Πληροφορικής, που διδάσκεται στο Α' εξάμηνο του προγράμματος σπουδών του Τμήματος Βιομηχανικής Πληροφορικής του ΤΕΙ Καβάλας.
Εργαστηριακές ασκήσεις.
- 1999 - 2000 : Ηλεκτρικά Κυκλώματα, που διδάσκεται στο Α' εξάμηνο του προγράμματος σπουδών του Τμήματος Βιομηχανικής Πληροφορικής του ΤΕΙ Καβάλας.
Εργαστηριακές ασκήσεις.
- 1999 - 2000 : Προγραμματισμός Η/Υ (Εαρινό εξάμηνο), που διδάσκεται στο Α' εξάμηνο του προγράμματος σπουδών του Τμήματος Λογιστικής του ΤΕΙ Καβάλας.
Εργαστηριακές ασκήσεις.
- 1999 - 2000 : Ηλεκτρονικοί Υπολογιστές Ι (Εαρινό εξάμηνο), που διδάσκεται στο Α' εξάμηνο του προγράμματος σπουδών του Τμήματος Ηλεκτρολογίας του ΤΕΙ Καβάλας.
Εργαστηριακές ασκήσεις.
- 1999 - 2000 : Ηλεκτρονικοί Υπολογιστές ΙΙ (Εαρινό εξάμηνο), που διδάσκεται στο Β' εξάμηνο του προγράμματος σπουδών του Τμήματος Ηλεκτρολογίας του ΤΕΙ Καβάλας.
Εργαστηριακές ασκήσεις.
- 2000 - 2001 : Προγραμματισμός Η/Υ Ι, που διδάσκεται στο Α' εξάμηνο του προγράμματος σπουδών του Τμήματος Βιομηχανικής Πληροφορικής του ΤΕΙ Καβάλας.
Εργαστηριακές ασκήσεις.
- 2000 - 2003 : Προγραμματισμός Η/Υ ΙΙ, που διδάσκεται στο Β' εξάμηνο του προγράμματος σπουδών του Τμήματος Βιομηχανικής Πληροφορικής του ΤΕΙ Καβάλας.
Εργαστηριακές ασκήσεις.
- 2000 - 2001 : Προγραμματισμός Η/Υ Ι (Χειμερινό εξάμηνο), που διδάσκεται στο Α' εξάμηνο του προγράμματος σπουδών του Τμήματος Λογιστικής του ΤΕΙ Καβάλας.
Εργαστηριακές ασκήσεις.
- 2000 - 2001 : Προγραμματισμός Η/Υ Ι, που διδάσκεται στο Α' εξάμηνο του προγράμματος σπουδών του Τμήματος Διαχείρισης Πληροφοριών του ΤΕΙ Καβάλας.
Εργαστηριακές ασκήσεις.
- 2000 - 2001 : Προγραμματισμός Η/Υ ΙΙ (Εαρινό εξάμηνο), που διδάσκεται στο Β' εξάμηνο του προγράμματος σπουδών του Τμήματος Διαχείρισης Πληροφοριών του ΤΕΙ Καβάλας.
Εργαστηριακές ασκήσεις.
- 2001 - 2003 : Δίκτυα Επικοινωνιών με Η/Υ Ι, που διδάσκεται στο Ε' εξάμηνο του προγράμματος σπουδών του Τμήματος Βιομηχανικής Πληροφορικής του ΤΕΙ Καβάλας.
Εργαστηριακές ασκήσεις.
- 2001 - 2003 : Αντικειμενοστραφής Προγραμματισμός, που διδάσκεται στο Β' εξάμηνο του προγράμματος σπουδών του Τμήματος Διαχείρισης Πληροφοριών του ΤΕΙ Καβάλας.
Εργαστηριακές ασκήσεις.
- 2002 - 2005 : Δίκτυα Επικοινωνιών με Η/Υ ΙΙ, που διδάσκεται στο ΣΤ' εξάμηνο του προγράμματος σπουδών του Τμήματος Βιομηχανικής Πληροφορικής του ΤΕΙ Καβάλας.
Εργαστηριακές ασκήσεις.

- 2002 - Σήμερα : Διαχείριση Πληροφοριών στο Διαδίκτυο (Εαρινό εξάμηνο), που διδάσκεται στο Ε' εξάμηνο του προγράμματος σπουδών του Τμήματος Διαχείρισης Πληροφοριών του ΤΕΙ Καβάλας.
Εργαστηριακές ασκήσεις.
- 2003 - 2004 : Προστασία & Ασφάλεια Δικτύων (Χειμερινό εξάμηνο), που διδάσκεται στο Ζ' εξάμηνο του προγράμματος σπουδών του Τμήματος Βιομηχανικής Πληροφορικής του ΤΕΙ Καβάλας.
Εργαστηριακές ασκήσεις.
- 2004 - Σήμερα : Διαχείριση Βάσεων Δεδομένων στο Διαδίκτυο (Χειμερινό εξάμηνο), που διδάσκεται στο ΣΤ' εξάμηνο του προγράμματος σπουδών του Τμήματος Διαχείρισης Πληροφοριών του ΤΕΙ Καβάλας.
Εργαστηριακές ασκήσεις.
- 2007 - Σήμερα : Επικοινωνίες Δεδομένων – Δίκτυα Η/Υ, που διδάσκεται στο Γ' εξάμηνο του προγράμματος σπουδών του Τμήματος Διαχείρισης Πληροφοριών του ΤΕΙ Καβάλας.
Εργαστηριακές ασκήσεις.

Γ. ΕΙΣΗΓΗΤΗΣ ΣΕΜΙΝΑΡΙΩΝ

- Γ1. : Εισηγητής σεμιναρίων με αντικείμενο την εκπαίδευση των Μικρομεσαίων Επιχειρήσεων (ΜΜΕ) στη χρήση των υπηρεσιών του Διαδικτύου (Internet) στους Συμβούλους Υποστήριξης Καθοδήγησης (ΣΥΚ), στα πλαίσια του έργου “Δράση 2- Ενθάρρυνση της Επιχειρηματικότητας των Μικρομεσαίων Επιχειρήσεων στο Internet”/ Περιφέρεια Ανατολικής Μακεδονίας και Θράκης- Εκπαιδευτική Στήριξη του προγράμματος “ΔΙΚΤΥΩΘΕΙΤΕ”, με χρηματοδότηση από το Γ' Κοινοτικό Πλαίσιο Στήριξης, Επιχειρησιακό Πρόγραμμα Εκπαίδευσης και Αρχικής Επαγγελματικής Κατάρτισης (ΕΠΕΑΕΚ) (Μάρτιος 2002)
- Γ2. : Εισηγητής σεμιναρίων σε θέματα πληροφορικής στα πλαίσια του προγράμματος του ΤΕΙ Καβάλας "Αυτοχρηματοδοτούμενο πρόγραμμα εκπαίδευσης πληροφορικής καθηγητών" (Ιούνιος 2002)

Δ. ΔΙΔΑΚΤΙΚΟ ΥΛΙΚΟ

- Δ1. “Εργαστηριακές Σημειώσεις - Δίκτυα Επικοινωνιών με Η/Υ Ι”, σημειώσεις για τη διδασκαλία των εργαστηριακών ασκήσεων του μαθήματος στο τμήμα Βιομηχανικής Πληροφορικής του Τ.Ε.Ι. Καβάλας.
- Δ2. “Εργαστηριακές Σημειώσεις - Δίκτυα Επικοινωνιών με Η/Υ ΙΙ”, σημειώσεις για τη διδασκαλία των εργαστηριακών ασκήσεων του μαθήματος στο τμήμα Βιομηχανικής Πληροφορικής του Τ.Ε.Ι. Καβάλας.
- Δ3. “Σημειώσεις γλώσσας προγραμματισμού Tcl/Tk”, σημειώσεις για τη διδασκαλία του μαθήματος *Διαχείριση Πληροφοριών στο Διαδίκτυο*, στο τμήμα Διαχείρισης Πληροφοριών του Τ.Ε.Ι. Καβάλας.
- Δ4. “Επικοινωνίες Δεδομένων – Δίκτυα Υπολογιστών”, εκπαιδευτικό υλικό ασύγχρονης τηλεεκπαίδευσης για την διδασκαλία του μαθήματος στο τμήμα Διαχείρισης Πληροφοριών του Τ.Ε.Ι. Καβάλας.
- Δ5. “Διαχείριση Πληροφοριών στο Διαδίκτυο”, εκπαιδευτικό υλικό ασύγχρονης τηλεεκπαίδευσης για την διδασκαλία του μαθήματος στο τμήμα Διαχείρισης Πληροφοριών του Τ.Ε.Ι. Καβάλας.
- Δ6. “Διαχείριση Βάσεων Δεδομένων στο Διαδίκτυο”, εκπαιδευτικό υλικό ασύγχρονης τηλεεκπαίδευσης για την διδασκαλία του μαθήματος στο τμήμα Διαχείρισης Πληροφοριών του Τ.Ε.Ι. Καβάλας.

VI. ΕΡΕΥΝΗΤΙΚΑ ΕΝΔΙΑΦΕΡΟΝΤΑ

Νανοηλεκτρονική, Σχεδιασμός-Προσομοίωση Νανοηλεκτρονικών Κυκλωμάτων, Κβαντικά Κυψελιδωτά Αυτόματα, Αυτοματοποιημένος Σχεδιασμός Ηλεκτρονικών Συστημάτων και Κυκλωμάτων, Θεωρία Κυψελιδωτών Αυτομάτων και Εφαρμογές, Συστήματα σχεδιασμού με υπολογιστή (CAD systems), Συστήματα σχεδιασμού και προσομοίωσης της Τεχνολογίας με υπολογιστή (TCAD systems), Μοντελοποίηση και Προσομοίωση Διεργασιών Κατασκευής Ολοκληρωμένων Κυκλωμάτων, Φυσικός Αυτοματοποιημένος Σχεδιασμός συστημάτων VLSI, Βιομηχανική και Βιοϋλικά, Σχεδιασμός και προσομοίωση συστημάτων δικτύων υπολογιστών, Συστήματα διαχείρισης δικτύου, Εφαρμογές Διαδικτύου.

VII. ΣΥΜΜΕΤΟΧΗ ΣΕ ΕΡΕΥΝΗΤΙΚΑ ΠΡΟΓΡΑΜΜΑΤΑ

1. Συμμετοχή με την ιδιότητα του ερευνητή, στο ερευνητικό πρόγραμμα με τίτλο "Ανάπτυξη αλγορίθμων για την προσομοίωση της φωτολιθογραφικής χάραξης σε δύο διαστάσεις" με την υλοποίηση του ερευνητικού έργου "Ανάπτυξη ενός αλγορίθμου για την προσομοίωση της φωτολιθογραφικής χάραξης σε δύο διαστάσεις που θα βασίζεται στο μοντέλο των κυψελιδωτών αυτομάτων" με επιστημονικό υπεύθυνο τον Αν. Καθ. του ΔΠΘ, κ. Ν. Γεωργουλά και με χρηματοδότηση από το ΤΣΜΕΔΕ.
2. Συμμετοχή με την ιδιότητα του ερευνητή, στο ερευνητικό πρόγραμμα με τίτλο "Βιομηχανικά Προϊόντα Μικροηλεκτρονικής (ΕΠΕΤ II - 476)" με την υλοποίηση μέρους του ερευνητικού έργου "Σχεδιασμός ενός ολοκληρωμένου κυκλώματος (ASIC) για την απάλειψη της πλησιόχρονης σχέσης μεταξύ του εισερχόμενου και εξερχόμενου σήματος των συνιστωσών σημάτων του πλαισίου SDH" σε συνεργασία με το Ερευνητικό Ίδρυμα Δημόκριτος, και την εταιρεία Ιντρακομ Α.Ε. και με επιστημονικό υπεύθυνο τον Καθ. του ΔΠΘ, κ. Α. Θαναλάκη. Το πρόγραμμα χρηματοδοτήθηκε από την ΓΕΓΕΤ.
3. Συμμετοχή με την ιδιότητα του ερευνητή, στο ερευνητικό πρόγραμμα με τίτλο "Ανάπτυξη μοντελοποίηση και προσομοίωση λεπτών υμενίων SiO₂ με την τεχνική της θερμικής οξειδωσης", με την υλοποίηση μέρους του ερευνητικού έργου "Ανάπτυξη λεπτών στρωμάτων SiO₂ με τη μέθοδο της ξηρής οξειδωσης, αξιολόγηση των αποτελεσμάτων και σύγκριση με τα αποτελέσματα της προσομοίωσης" με επιστημονικό υπεύθυνο τον Αν. Καθ. του ΔΠΘ, κ. Ν. Γεωργουλά και με χρηματοδότηση από το ΤΣΜΕΔΕ.
4. Συμμετοχή με την ιδιότητα του ερευνητή, στο ερευνητικό πρόγραμμα με τίτλο "Μοντελοποίηση και έλεγχος της διεργασίας της φωτολιθογραφίας στην κατασκευή ολοκληρωμένων κυκλωμάτων με τη χρήση τεχνητών νευρωνικών δικτύων", με την υλοποίηση του ερευνητικού έργου "1. Μελέτη και κατάταξη των πειραματικών αποτελεσμάτων, 2. Διερεύνηση και επιλογή της κατάλληλης αρχιτεκτονικής, 3. Δοκιμή του αλγορίθμου μάθησης Back Propagation, 4. Ανάπτυξη και έλεγχος του συστήματος." με επιστημονικό υπεύθυνο τον Αν. Καθ. του ΔΠΘ, κ. Ι. Καραφυλλίδη και με χρηματοδότηση από την Επιτροπή Ερευνών Δ.Π.Θ. (ΠΡΕΝΕΔ'96).
5. Συμμετοχή με την ιδιότητα του ερευνητή, στο ερευνητικό πρόγραμμα με τίτλο "Δίκτυο για τη διάχυση της τεχνολογίας του σχεδιασμού ολοκληρωμένων κυκλωμάτων (ΕΠΕΤ II)" με επιστημονικό υπεύθυνο τον Αν. Καθ. του ΔΠΘ, κ. Δ. Σούντρη και με χρηματοδότηση από την ΓΕΓΕΤ.

6. Συμμετοχή με την ιδιότητα του ερευνητή, στο ερευνητικό πρόγραμμα με τίτλο " LPGD 25256: 'A LOW POWER DESIGN METHODOLOGY / FLOW AND ITS APPLICATION TO THE IMPLEMENTATION OF A DCS 1800 - GSM / DECT MODULATOR – DEMODULATOR' (LPGD) / 'Information Capture & Dissemination Work of LPGD'" με την υλοποίηση μέρους του ερευνητικού έργου "Μελέτη, ανάλυση και υλοποίηση αλγορίθμων ψηφιακής επεξεργασίας για κινητές επικοινωνίες με εφαρμογές στα συστήματα GSM, DECT και DCS 1800" σε συνεργασία με την εταιρεία Ιντρακομ Α.Ε. και με επιστημονικό υπεύθυνο τον Αν. Καθ. του ΔΠΘ, κ. Δ. Σούντρη.
7. Συμμετοχή με την ιδιότητα του ερευνητή, στο ερευνητικό πρόγραμμα με τίτλο " ΑΡΧΙΜΗΔΗΣ: Ενίσχυση Ερευνητικών Ομάδων στα Τ.Ε.Ι." με την υλοποίηση του έργου με τίτλο "Ανάκτηση και Προστασία Πνευματικών Δικαιωμάτων σε Δεδομένα Πολυδιάστατου Ψηφιακού Σήματος (Εικόνες Εικονοσειρές)", με επιστημονικό υπεύθυνο τον Αν. Καθ. του ΤΕΙ Καβάλας, κ. Β. Χατζή.
8. Συμμετοχή με την ιδιότητα του Επιστημονικού Υπευθύνου και ερευνητή, στο ερευνητικό έργο με τίτλο "Σχεδιασμός Ναυηλεκτρονικών Κυκλωμάτων" που χρηματοδοτήθηκε από τον ΕΛΚΕ του ΤΕΙ Καβάλας.

VIII. ΕΡΕΥΝΗΤΙΚΟ ΕΡΓΟ

A. ΜΕΤΑΠΤΥΧΙΑΚΗ ΔΙΑΤΡΙΒΗ.

- A1. Β. Μαρδύρης, "Σχεδιασμός και Υλοποίηση Συστημάτων VLSI Κυβελιδωτών Αυτομάτων για Εφαρμογές στα Δίκτυα Υπολογιστών", Τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών, Πολυτεχνική Σχολή, Δημοκρίτειο Πανεπιστήμιο Θράκης, Ξάνθη 2004.

B. ΕΡΓΑΣΙΕΣ ΣΕ ΔΙΕΘΝΗ ΕΠΙΣΤΗΜΟΝΙΚΑ ΠΕΡΙΟΔΙΚΑ ΜΕ ΚΡΙΤΕΣ.

- B1. V.A. Mardiris, I.G. Karafyllidis, "Design and simulation of modular 2ⁿ to 1 quantum-dot cellular automata (QCA) multiplexers," *International Journal of Circuit Theory and Applications*, vol. 38, no. 8, pp. 771-785, October 2010. (2 αναφορές: E35, E36)
- B2. V.A. Mardiris, I.G. Karafyllidis, "Design and Simulation of Modular Quantum-Dot Cellular Automata Multiplexers for Memory Accessing," *Journal of Circuits, Systems and Computers*, vol. 19, no. 2, pp. 349-365, 2010.
- B3. V.A. Mardiris, I.G. Karafyllidis, "Universal cellular automaton cell using quantum cellular automata," *Electronics Letters*, vol. 45, no. 12, pp. 607-609, 2009. (1 αναφορά: E34)
- B4. Ch. Mizas, G. Ch. Sirakoulis, V. Mardiris, I. Karafyllidis, N. Glykos and R. Sandaltzopoulos, "Reconstruction of DNA sequences using Genetic Algorithms and Cellular Automata: towards mutation prediction?," *Biosystems*, vol. 92, no. 1, pp. 61-68, 2008. (3 αναφορές: E12,E13,E29)
- B5. V. Mardiris, G. Ch. Sirakoulis, Ch. Mizas, I. Karayllidis and A. Thanailakis, "A CAD system for modeling and Simulation of Computer Networks using Cellular Automata," *IEEE Transactions on Systems, Man and Cybernetics – Part C*, vol. 38, no. 2, pp. 253-264, 2008. (3 αναφορές: E31-E33)

- B6. G. Ch. Sirakoulis, I. Karafyllidis, Ch. Mizas, V. Mardiris, A. Thanailakis, and Ph. Tsalides, "A cellular automaton model for the study of DNA sequence evolution," *Computers in Biology and Medicine*, vol. 33, no. 5, pp. 439-453, 2003. (8 αναφορές: E4, E6, E7, E8, E11, E28-E30)
- B7. G. Ch. Sirakoulis, I. Karafyllidis, A. Thanailakis, and V. Mardiris, "A methodology for VLSI implementation of Cellular Automata algorithms using VHDL," *Advances in Engineering Software*, vol. 32, no. 3, pp. 189-202, 2000. (10 αναφορές: E1, E3, E5, E10, E19, E20, E24-E27)
- B8. G. Ch. Sirakoulis, I. Karafyllidis, V. Mardiris, and A. Thanailakis, "Study of the effects of photoresist surface roughness and defects on developed profiles," *Semiconductor Science and Technology*, vol. 15, no. 2, pp. 98-107, 2000. (4 αναφορές: E15, E18, E19, E23)
- B9. G. Ch. Sirakoulis, I. Karafyllidis, V. Mardiris, and A. Thanailakis, "Study of lithography profiles developed on non-planar Si surfaces," *Nanotechnology*, vol. 10, no. 4, pp. 421-427, 1999. (10 αναφορές: E2, E15-E23)
- B10. V.Mardiris, I.Karafyllidis, D.Soudris, A.Thanailakis "Neural Networks for the simulation of photoresist exposure process in integrated circuit fabrication," *Modelling & Simulation in Material Science Engineering*, vol. 5, pp. 439-450, 1997. (2 αναφορές: E9, E14)

Γ. ΕΡΓΑΣΙΕΣ ΣΕ ΣΥΝΕΔΡΙΑ ΜΕ ΚΡΙΤΕΣ.

- Γ1. D.Soudris, M.Perakis, Ch.Mizas, V.Mardiris, K.Katis, C.Dre, A.E.Tzimas, E.G.Metaxakis, G.Kalivas, N.Zervas, S.Theoharis, G.Theodoridis, A.Thanailakis, C.Goutis "Low-Power Design of A Multi-Mode Transceiver," *ISCAS 2000*, vol. 2, pp. 721-724, May 28-31, Geneva, Switzerland, 2000. (3 αναφορές: E37 – E39)
- Γ2. L. Fragidis, V. Mardiris, C. Mizas and V. Chatzis, "Examinations Past Papers 'e-Bank' Using Open Source Software", *WSEAS Trans. on Information Science and Applications*, vol. 1, iss. 5, pp. 1220-1224, November 2004.
- Γ3. L. Fragidis, V. Mardiris, C. Mizas, S. Simeonidis and V. Chatzis, "Electronic Examinations 'e-Exams' Using Open Source Software", *WSEAS Trans. on Information Science and Applications*, vol. 1, iss. 5, pp. 1225-1230, November 2004.
- Γ4. V. Mardiris, G.Ch. Sirakoulis, Ch. Mizas, I. Karafyllidis, and A. Thanailakis, " Net_CA: A Tool for Simulation and Modeling of Wired/Wireless Computer Networks based on Cellular Automata", *10th Panhellenic Conference on Informatics (PCI 2005)*, pp. 407-417, Volos, Greece, November 11-13, 2005.
- Γ5. L. Fragidis, D. Markopoulos, V. Mardiris, V. Chatzis, "Web Based html-rich text Editor 'web-editor' Using Open Source Software", *International Bulgarian-Turkish Conference in Computer Science*, Istanbul, Turkey, October 2006.
- Γ6. M. Syggouroglou, L. Fragidis, V. Mardiris and V. Chatzis, "An Internet Application for Lab-Group Booking Using Open Source Software", *Proceedings of the 3rd WSEAS/IASME International Conference on Educational Technologies*, pp. 412-415, Arcachon, France, October 13-15, 2007.
- Γ7. V. Mardiris, Ch. Mizas, L. Fragidis, V. Chatzis, "Design and simulation of a QCA 2 to 1 multiplexer ", *Proceedings of the 12th WSEAS International Conference on Computers*, pp. 572-576, Heraklion, Greece, July 2008.

Γ8. L. Fragidis, A. Michailidis, V. Mardiris, V. Chatzis, "Web Based Application for Registering Degree Projects", *Proceedings of the 12th WSEAS International Conference on Computers*, pp. 567-571, Heraklion, Greece, July 2008. (1 αναφορά: E40)

Δ. ΚΡΙΤΗΣ ΣΕ ΕΠΙΣΤΗΜΟΝΙΚΑ ΠΕΡΙΟΔΙΚΑ

Δ1. Διεθνές επιστημονικό περιοδικό Communications Letters, IEEE.

Δ2. Διεθνές επιστημονικό περιοδικό International Journal of Circuit Theory and Application, Wiley.

Δ3. Διεθνές επιστημονικό περιοδικό Journal of Zhejiang University-SCIENCE A, Zhejiang University Press

Ε. ΑΝΑΦΟΡΕΣ

E1. J. Jiménez J.L. Martíń, C. Cuadrado, J. Arias, J. La ́zaro "A top-down design for the train communication network," *Proceedings of the IEEE International Conference on Industrial Technology*, 2, pp. 1000-1005, 2003.

E2. W.R. Childs, R.G. Nuzzo, "Patterning of thin-film microstructures on non-planar substrate surfaces using decal transfer lithography," *Advanced Materials*, 16 (15 SPEC. ISS.), pp. 1323-1327, 2004.

E3. J. Jiménez J.L. Martíń, A. Zuloaga, U. Bidarte, J. Arias, "Comparison of two designs for the multifunction vehicle bus," *IEEE Transactions on Computer-Aided Design of Integrated Circuits and Systems*, 25 (5), pp. 797-805, 2006.

E4. C. Sarkar, S.A. Abbasi, "Cellular automata-based forecasting of the impact of accidental fire and toxic dispersion in process industries," *Journal of Hazardous Materials*, 137 (1), pp. 8-30, 2006.

E5. I.G. Georgoudas, "Cellular automata modeling of large scale systems and VLSI implementation perspectives," *Lecture Notes in Computer Science (including subseries Lecture Notes in Artificial Intelligence and Lecture Notes in Bioinformatics)*, 4173 LNCS, pp. 88-93, 2006.

E6. S.M. Peirce, T.C. Skalak, J.A. Papin, "Multiscale biosystems integration: Coupling intracellular network analysis with tissue-patterning simulations," *IBM Journal of Research and Development*, 50 (6), pp. 601-615, 2006.

E7. J.-P. Meng, S.-q. Dai, L.-y. Dong, J.-f. Zhang, "Cellular automaton model for mixed traffic flow with motorcycles," *Physica A: Statistical Mechanics and its Applications*, 380 (1-2), pp. 470-480, 2007.

E8. A.S. Jarrah, R. Laubenbacher, B. Stigler, M. Stillman, " Reverse-engineering of polynomial dynamical systems," *Advances in Applied Mathematics*, 39 (4), pp. 477-489, 2007.

E9. M. Asano, M. Satake, S. Tanaka, S. Mimotogi, "Statistical approach utilizing neural networks for CD error prediction", *Proceedings of SPIE - The International Society for Optical Engineering*, 6518 (PART 1), art. no. 651812, 2007.

E10. J. Jiménez J.L. Martíń, U. Bidarte, A. Astarloa, A. Zuloaga, "Design of a master device for the multifunction vehicle bus," *IEEE Transactions on Vehicular Technology*, 56 (6 II), pp. 3695-3708, 2007.

- E11. Y. Joshi, S. Vadhiyar, " Analysis of DNA sequence transformations on grids," *Journal of Parallel and Distributed Computing*, 69 (1), pp. 80-90, 2009.
- E12. D.H. Jones, R. McWilliam, A. Purvis, "Designing convergent cellular automata," *BioSystems*, 96 (1), pp.80-85, 2009.
- E13. W.R. Weinert, H.S. Lopes, "Evaluation of dynamic behavior forecasting parameters in the process of transition rule induction of unidimensional cellular automata," *BioSystems*, 99 (1), pp.6-16, 2010.
- E14. I. Karafyllidis, "Three-dimensional photoresist etching simulator for TCAD," *Modelling and Simulation in Materials Science and Engineering*, 7 (2), pp. 157-168, 1999.
- E15. Y. Liu, H. Yao, J. Wang, S. Fu, "The implementation of oxidation process of the VLSI fabrication based on Cellular Automata in a FPGA," *ICCASM 2010 - 2010 International Conference on Computer Application and System Modeling, Proceedings 5*, art. no. 5619409, pp. V59-V513, 2010.
- E16. I.G. Georgoudas, G.Ch. Sirakoulis, E.M. Scordilis, I. Andreadis, "A cellular automaton simulation tool for modelling seismicity in the region of Xanthi," *Environmental Modelling and Software*, 22 (10), pp. 1455-1464, 2007.
- E17. I.G. Georgoudas, G.Ch. Sirakoulis, I. Andreadis, "Modelling earthquake activity features using cellular automata," *Mathematical and Computer Modelling*, 46 (1-2), pp. 124-137, 2007.
- E18. G.Ch. Sirakoulis, "A cellular automata simulation tool for modelling and automatic VLSI implementation of the oxidation process in integrated circuit fabrication," *Lecture Notes in Computer Science (including subseries Lecture Notes in Artificial Intelligence and Lecture Notes in Bioinformatics)*, 4173 LNCS, pp. 417-426, 2006.
- E19. G.Ch. Sirakoulis, "A TCAD system for VLSI implementation of the CVD process using VHDL," *Integration, the VLSI Journal*, 37 (1), pp. 63-81, 2004.
- E20. G.Ch. Sirakoulis, I. Karafyllidis, A. Thanailakis, "A CAD system for the construction and VLSI implementation of cellular automata algorithms using VHDL," *Microprocessors and Microsystems*, 27 (8), pp. 381-396, 2003.
- E21. G.Ch. Sirakoulis, I. Karafyllidis, A. Thanailakis, "A cellular automaton methodology for the simulation of integrated circuit fabrication processes," *Future Generation Computer Systems*, 18 (5), pp. 639-657, 2002.
- E22. G.Ch. Sirakoulis, I. Karafyllidis, A. Thanailakis, "Study of the effect of non-planarity and defects on the geometrical accuracy of semiconductor surface structures using a CA_TCAD system," *Materials Science and Engineering B: Solid-State Materials for Advanced Technology*, 80 (1-3), pp. 68-72, 2001.
- E23. G.Ch. Sirakoulis, I. Karafyllidis, A. Thanailakis, "A TCAD tool for the simulation of the CVD process based on cellular automata," *Journal De Physique. IV : JP*, 11 (3), pp. Pr3205-Pr3214, 2001.
- E24. N. Zompakis, L. Papadopoulos, G. Sirakoulis, D. Soudris, "Implementing cellular automata modeled applications on network-on-chip platforms," *2007 IFIP International Conference on Very Large Scale Integration, VLSI-SoC*, art. no. 4402514, pp. 288-291, 2007.

- E25. G.Ch. Sirakoulis, I. Karafyllidis, A. Thanailakis, "A cellular automaton for the propagation of circular fronts and its applications," *Engineering Applications of Artificial Intelligence*, 18 (6), pp. 731-744, 2005.
- E26. G.Ch. Sirakoulis, V. Raptis, I. Karafyllidis, Ph. Tsalides, A. Thanailakis, "A fault-tolerant message passing algorithm and its hardware implementation," *Advances in Engineering Software*, 36 (3), pp. 159-171, 2005.
- E27. G.Ch. Sirakoulis, "An algorithm for the direct conversion of Boolean expressions into VHDL code," *Computational Methods in Circuits and Systems Applications*, pp. 29-33, 2003.
- E28. P.R. Katariya, S.S. Vadhiyar, "Phylogenetic predictions on grids," *e-Science 2009 - 5th IEEE International Conference on e-Science*, art. no. 5380886, pp. 58-65, 2009.
- E29. G.Ch. Sirakoulis, "Automatic design of FPGA processor for the backtracking of DNA sequences evolution using cellular automata and genetic algorithms," *Lecture Notes in Computer Science (including subseries Lecture Notes in Artificial Intelligence and Lecture Notes in Bioinformatics)*, 5191 LNCS, pp. 522-530, 2008.
- E30. C. Georgoulas, L. Kotoulas, G.Ch. Sirakoulis, I. Andreadis, A. Gasteratos, "Real-time disparity map computation module," *Microprocessors and Microsystems*, 32 (3), pp. 159-170, 2008.
- E31. Y.-P. Huang, Y.-T. Chang, S.-L. Hsieh, F.E. Sandnes, "An adaptive knowledge evolution strategy for finding near-optimal solutions of specific problems," *Expert Systems with Applications*, 38 (4), pp. 3806-3818, 2011.
- E32. A. Tsiftsis, G.Ch. Sirakoulis, J. Lygouras, "FPGA design of a cellular automaton model for railway traffic flow with GPS module," *Lecture Notes in Computer Science (including subseries Lecture Notes in Artificial Intelligence and Lecture Notes in Bioinformatics)*, 6350 LNCS, pp. 373-384, 2010.
- E33. P. Chatziagorakis, G.Ch. Sirakoulis, J. Lygouras, "Automatic generation of Cellular Neural Networks for distributed sensor data processing," *PCI 2009 - 13th Panhellenic Conference on Informatics*, art. no. 5298782, pp. 35-39, 2009.
- E34. X. Yang, L. Cai, X. Zhao, "Low power dual-edge triggered flip-flop structure in quantum dot cellular automata," *Electronics Letters*, 46 (12), pp. 825-826, 2010.
- E35. Y. Shen, N. Wong, E.Y. Lam, Ch.-K. Koh, "Finite difference schemes for heat conduction analysis in integrated circuit design and manufacturing," *International Journal of Circuit Theory and Applications*, Article first published online: 27 JUN 2010.
- E36. X. Yang, L. Cai, H. Huang, X. Zhao, "A comparative analysis and design of quantum-dot cellular automata memory cell architecture," *International Journal of Circuit Theory and Applications*, Article first published online: 4 JUL 2010.
- E37. C. Drosos, C. Dre, D. Metafas, D. Soudris, S. Blionas, "The low power analogue and digital baseband processing parts of a novel multimode DECT/GSM/DCS1800 terminal," *Microelectronics Journal*, 35 (7), pp. 609-620, 2004.

- E38. C. Drosos, C. Dre, S. Blionas, D. Soudris, "A Low Power Baseband Processor for a Portable Dual Mode DECT/GSM Terminal," *IEICE Transactions on Information and Systems*, E86-D (10), pp. 1976-1986, 2003.
- E39. N.D. Zervas, M. Perakis, D. Soudris, E.G. Metaxakis, A. Tzimas, G.A. Kalivas, C.E. Goutis, "Low-power design of direct conversion baseband DECT receiver," *IEEE Transactions on Circuits and Systems II: Analog and Digital Signal Processing*, 48 (12), pp. 1121-1131, 2002.
- E40. V. Mahnic, I. Rozanc, M. Pozenel, "Using E-business technology in a student records information system," *Proceedings of the 7th WSEAS International Conference on E-ACTIVITIES (E-ACTIVITIES '08)*, pp. 80-85, 2008.